

(11) Publication number:

07113159 A

Generated Document.

### PATENT ABSTRACTS OF JAPAN

(21) Application number: 05249418

(51) Intl. Cl.: C23C 14/06 C23C 14/34 G11B 7/26

(22) Application date: 05.10.93

(30) Priority:

05.10.9226.08.93 JPJP 0428818705211613

(43) Date of application

publication:

02.05.95

(84) Designated contracting

states:

(71) Applicant: CANON INC

(72) Inventor: NISHIMURA NAOKI

(74) Representative:

# (54) PRODUCTION OF OPTICAL RECORDING MEDIUM, SPUTTERING METHOD AND SPUTTERING TARGET

### (57) Abstract:

PURPOSE: To provide the optical recording medium which has less defects in a recording layer and has high quality with high productivity by specifying the crystalline structure of the metals and nonmetal elements of targets at the time of forming a inorg. dielectric film by a DC reactive sputtering method.

CONSTITUTION: An optical recording film and an optical recording medium film having an inorg. dielectric film contg. the metal elements and/or the semimetal elements are formed on a substrate, by which the optical recording medium having the recording layer consisting of both is produced. The inorg. dielectric film is formed by subjecting

the sputtering targets respectively contg. the crystals of the metal elements and/or the nonmetal elements to DC sputtering in a reactive gaseous atmosphere. The crystals of the metal elements and the nonmetal elements have the crystalline structure provided with the lattice faces having the gaps to permit the intrusion of the atoms, ions or radicals originating in reactive gases into the unit lattice and the lattice faces not having these gaps. The sputtering targets are so constituted as to hinder the formation of the inorg. dielectric substance on their sputtering surfaces in the stage of forming the inorg. dielectric film.

COPYRIGHT: (C)1995,JPO

### (19)日本国特許庁 (JP)

## (12) 公開特許公報(A)

### (11)特許出願公開番号

# 特開平7-113159

(43)公開日 平成7年(1995)5月2日

(51) Int.Cl.6		識別記号	庁内整理番号	FI	技術表示箇所
C 2 3 C	14/06	N	9271 - 4K		
	14/34	В	8414-4K		
		P	8414-4K		
G 1 1 B	7/26	5 3 1	7215-5D		

審査請求 未請求 請求項の数35 OL (全 16 頁)

(21)出願番号	特顧平5-249418	(71)出願人	000001007
(22)出願日	平成5年(1993)10月5日		キヤノン株式会社 東京都大田区下丸子3丁目30番2号
	•	(72)発明者	西村 直樹
(31)優先権主張番号	特願平4-288187		東京都大田区下丸子3丁目30番2号キヤノ
(32)優先日	平4(1992)10月5日		ン株式会社内
(33)優先権主張国	日本 (JP)	(74)代理人	弁理士 丸島 儀一
(31)優先権主張番号	特願平5-211613		
(32)優先日	平 5 (1993) 8 月26日		•
(33)優先権主張国	日本 (JP) .		
			•

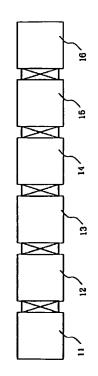
(54) 【発明の名称】 光記録媒体の製造方法、スパッタリング方法及びスパッタリングターゲット

#### (57)【要約】

【目的】 記録層への欠陥の発生を抑えた光記録媒体の 製造方法を提供することを目的とする。

【構成】 光記録媒体の製造方法であって、基板上に光 記録膜を形成するステップ;及び金属元素の結晶及び非 金属元素の結晶の少なくとも一方を含有するスパッタリングターゲットを反応性ガス雰囲気中で直流スパッタして無機誘電体膜を成膜するステップ、とを有し、該結晶は、反応性ガス起源の原子、イオン或いはラジカルが単位格子内部に混入する空隙を有する格子面と、反応性ガス起源の原子、イオン或いはラジカルが単位格子内部に混入する空隙を有さない格子面とを備えた結晶構造を有し、該スパッタリングターゲットは無機誘電体薄膜の成膜ステップにおいて、該スパッタ面への無機誘電体の形成を妨げるように構成されているものであることを特徴とする。

【効果】 スパッタ工程に於る異常放電の発生を防止できる。



#### 【特許請求の範囲】

【請求項1】 基板上に光記録膜、及び金属元素及び半 金属元素の少なくとも一方を含有する無機誘電体膜を備 えた光記録媒体の製造方法であって、

基板上に該光記録膜を形成するステップ: 及び、 該金属元素の結晶を含有するスパッタリングターゲット 及び該非金属元素の結晶を含有するスパッタリングター ゲットの少なくとも一方を反応性ガス雰囲気中で直流ス パッタして該無機誘電体膜を成膜するステップ、とを有 し、

該金属元素の結晶及び該非金属元素の結晶は、該反応性 ガス起源の原子、イオン或はラジカルが単位格子内部に 混入することを許容する空隙を有する格子面と、

該反応性ガス起源の原子、イオン或はラジカルが単位格 子内部に混入することを許容する空隙を有さない格子面 とを備えた結晶構造を有し、

該スパッタリングターゲットは該無機誘電体薄膜の成膜 ステップにおいて、該スパッタ面への無機誘電体の形成 を妨げるように構成されているものであることを特徴と する光記録媒体の製造方法。

【請求項2】 無機誘電体膜が半金属元素を含有する請 求項1の光記録媒体の製造方法。

【請求項3】 半金属元素がダイヤモンド型結晶構造を 示す元素である請求項2の光記録媒体の製造方法。

【請求項4】 該半金属元素がSi及びGeから選ばれ る少なくとも1つである請求項3の光記録媒体の製造方 法。

【請求項5】 該結晶構造がダイヤモンド型結晶構造で ある請求項1の光記録媒体の製造方法。

【請求項6】 該スパッタリングターゲットのスパッタ 30 面が、該ダイヤモンド型結晶構造のミラー指数(1、 0、0) または(1、1、1) で示される格子面と略一 致する様に構成されてなる請求項5の光記録媒体の製造 方法。

【請求項7】 該スパッタリングターゲットが単結晶で ある請求項1の光記録媒体の製造方法。

【請求項8】・該反応性ガスとして窒素ガス、酸素ガ ス、アンモニアガス及びエチレンガスから選ばれる少な くとも1つを用いる請求項1の光記録媒体の製造方法。

【請求項9】 該元素としてSiを用いると共に該反応 40 性ガスとして窒素ガスを用いる請求項1の光記録媒体の 製造方法。

【請求項10】 該スパッタリングターゲットのスパッ 夕面に隣接する稜角部が面取りされている簡求項1の光 配録媒体の製造方法。

【請求項11】 該スパッタリングターゲットのスパッ 夕面が導電性材料の添加によって導電化されている語求 項3の光記録媒体の製造方法。

【請求項12】 該スパッタリングターゲットのスパッ 夕面の比抵抗が $\mathbf{0}$ .  $\mathbf{0}$   $\mathbf{1}$   $\mathbf{Q}$  ·  $\mathbf{c}$  m以下である請求項 $\mathbf{1}$   $\mathbf{1}$  50 る請求項 $\mathbf{1}$   $\mathbf{7}$  のスパッタリング方法。

の光記録媒体の製造方法。

【請求項13】 該導電性材料がB及びPの少なくとも 一方である請求項11の光記録媒体の製造方法。

2

【請求項14】 該スパッタリングターゲットは、該ス パッタ面のエロージョン領域がスパッタ面が該反応性ガ ス起源の原子、イオン或はラジカルが単位格子内部に混 入するのを許容する空隙を有しない格子面と略一致する 様に構成されている請求項1の光配録媒体の製造方法。

【請求項15】 基板上に光記録膜、及び半金属元素を 10 含有する無機誘電体膜を備えた光記録媒体の製造方法で

基板上に該光記録膜を形成するステップ:及び、

**該半金属元素の結晶を含有するスパッタリングターゲッ** トを反応性ガス雰囲気中で直流スパッタして該無機誘電 体膜を成膜するステップ、とを有し、

該半金属元素の結晶は、ダイヤモンド型結晶構造を有

該スパッタリングターゲットはそのスパッタ面が、該結 **晶構造のミラー指数(1、0、0)または(1、1、** 

20 1) で示される格子面と略一致する様に構成されている ことを特徴とする光記録媒体の製造方法。

【請求項16】 基板上に記録層を具備する光記録媒体 の製造方法においてスパッタリングターゲットを直流ス パッタして基板上に記録層を構成する薄膜を形成するス テップを有し眩スパッタリングターゲットとして少なく とも1つの平坦面を有し且つその平坦面に隣接する稜角 部が面取りされてなるターゲットを用いるとともに該平 坦面をスパッタ面としてスパッタリングを行なうことを 特徴とする光記録媒体の製造方法。

【請求項17】 金属元素及び半金属元素の少なくとも 一方を含有する無機誘電体膜を成膜するスパッタリング 方法であって該金属元素の結晶を含有するスパッタリン グターゲット及び該半金属元素の結晶を含有するスパッ タリングターゲットの少なくとも一方を用意するステッ プ:及び該スパッタリングターゲットを反応性ガス雰囲 気中で直流スパッタして該無機誘電体膜を成膜するステ ップとを有し、

該金属元素及び該半金属元素は該反応性ガス起源の原 子、イオンあるいはラジカルの単位格子内部への混入を 許容する空隙を有する格子面と該反応性ガス起源の原 子、イオンあるいはラジカルの単位格子内部への混入を 許容する空隙を有しない格子面とを備えた結晶構造を示 す元素であって、

該スパッタリングターゲットは該結晶構造を有すると共 にスパッタ面が該反応ガス起源の原子、イオンもしくは ラジカルの単位格子内部への混入を許容する空隙を有し ない格子面と略一致する様に構成されていることを特徴 とするスパッタリング方法。

【請求項18】 該無機誘電体膜が半金属元素を含有す

【請求項19】 該半金属元素がダイヤモンド型結晶構 造を示す元素である請求項18のスパッタリング方法。

【請求項20】 該半金属元素がSi及びGeから選ば れる少なくとも1つである請求項19のスパッタリング 方法。

【請求項21】 該結晶構造がダイヤモンド型結晶構造 である請求項17のスパッタリング方法。

【請求項22】 該スパッタリングターゲットのスパッ 夕面が、該ダイヤモンド型結晶構造の、ミラー指数 略一致する様に構成されてなる請求項21のスパッタリ ング方法。

【 請求項23】 該スパッタリングターゲットが単結晶 である請求項17のスパッタリング方法。

【 請求項24】 該反応性ガスとして窒素ガス、酸素ガ ス、アンモニアガス及びエチレンガスから選ばれる少な くとも1つを用いる請求項17のスパッタリング方法。

【請求項25】 該元素としてSiを用いると共に該反 応性ガスとして窒素ガスを用いる請求項17のスパッタ リング方法。

【請求項26】 該スパッタリングターゲットがダイヤ モンド型結晶構造を有するSi結晶を含有する請求項1 7のスパッタリング方法。

【請求項27】 該スパッタリングターゲットのスパッ 夕面が、該ダイヤモンド型結晶構造のミラー指数(1、 0、0) 又は(1、1、1) で示される格子面と略一致 する様に構成されている請求項26のスパッタリング方

【請求項28】 該スパッタリングターゲットが単結晶 である請求項26のスパッタリング方法。

【請求項29】 該スパッタリングターゲットのスパッ 夕面に隣接してなる稜角部が面取りされてなる請求項1 7のスパッタリング方法。

【請求項30】 該スパッタリングターゲットのスパッ 夕面が導電性材料の添加によって導電化されている請求 項17のスパッタリング方法。

【請求項31】 該スパッタリングターゲットのスパッ 夕面の比抵抗が0.01Ω・cm以下である請求項30 のスパッタリング方法。

一方である請求項30のスパッタリング方法。

【請求項33】 スパッタリングターゲットを直流スパ ッタして薄膜を形成するスパッタリング方法において該 ターゲットとして少なくとも1つの平坦面を有し且つ該 平坦面に隣接する稜角部が面取りされてなるターゲット を用いると共に該平坦面をスパッタ面としてスパッタリ ングを行うことを特徴とするスパッタリング方法。

【請求項34】 ダイヤモンド型結晶構造を有する結晶 を含有するスパッタリングターゲットであって該ターゲ ットのスパッタ面が、該結晶構造のミラー指数(1、

0、0) 又は(1、1、1) で示される格子面と略一致 するように構成されていることを特徴とするスパッタリ

【請求項35】 少なくとも1つの平坦面を有し、該平 坦面に隣接する稜角部が面取りされていることを特徴と するスパッタリングターゲット。

【発明の詳細な説明】

ングターゲット。

[0001]

【産業上の利用分野】本発明はスパッタリング法を用い (1、0、0) 又は (1、1、1) で示される格子面と 10 てなる光記録媒体の製造方法及び無機誘電体膜の成膜方 法に関し、更に本発明はスパッタリングターゲットに関 するものである。

[0002]

【従来の技術】近年、光ディスクあるいは光磁気ディス クなど、レーザー光を用いて情報の記録読み出しを行う 大容量の光記録媒体が広く利用されている。

【0003】そして光磁気ディスクの場合例えば図2に 示す様に基板21上に記録層22として、無機誘電体膜 23、光磁気記録膜24及び無機誘電体膜25の積層膜 20 が形成されてなり該記録層上に樹脂保護層26が積層さ れてなる様な構成が知られている。

【0004】そして該記録層22中の無機誘電体膜23 及び25は光磁気記録膜24の腐食を防止する為の保護 膜及びカー効果エンハンスメントの為の干渉膜として機 能するものであって具体的には例えばSiNxの薄膜や SiOxの薄膜が一般に用いられている。

【0005】そして該誘電体膜を成膜する方法としては 従来Arガス雰囲気中において基板上に形成しようとす る誘電体膜とほぼ同一組成の誘電体をターゲットとし 30 て、髙周波放電によりスパッタリングを行う方法が用い られていた。

【0006】しかし、この様な誘電体をターゲットに用 いた、高周波スパッタリング法は基板に熱がかかりやす いため、基板のそりが生じたり、膜密着性が悪くなるな どの問題が生じやすい。さらに、生産性を向上させるた めに薄膜形成速度を速くしようとする場合には、この問 題はさらに顕著になる。

【0007】このような問題に対して、誘電体膜を構成 する元素のうち金属あるいは半金属元素をターゲット材 【請求項32】 該導電性材料がB及びPの少なくとも 40 料とし、それにArガス雰囲気中で直流電位を印加して スパッタリングし、残りの元素を反応ガスとして減圧し たチャンパーに供給して各々を反応させ基板上に誘電体 膜を形成する、いわゆる直流反応性スパッタリング法が 用いられるようになった。

> 【0008】即ち例えば無機誘電体膜としてSiNxを 直流反応性スパッタリング法で成膜する場合、ターゲッ トにSiを用い、反応ガスにNzガスやNHzガスを用い ることによって成膜することができるものである。

【0009】そしてこの直流反応性スパッタリング方法 50 は、高周波スパッタリング法に比べて高い薄膜形成速度

が得られると共に低温状態で前記基板に薄膜を成膜する ことができるので生産性に優れた方法である。

【0010】しかしこの様な直流電源を用いたスパッタ リング法の問題点として異常放電、即ちスパッタリング 工程中の安定な放電形態(グロー放電)とは異なる放電 形態であるアーク放電が発生し易いことが挙げられる。

【0011】即ちスパッタリング工程中に於て、異常放 **電が発生するとスパークを発生して放電が不安定となり** 基板上に成膜される薄膜の膜厚や膜質が不均一となった り異常放電の発生に伴ってターゲット表面の熔酸物質の 10 を提供することを更に他の目的とするものである。 塊が飛散して基板上の誘電体膜に欠陥を生じさせること があり、かかる欠陥はひいては光磁気記録媒体の欠陥の 原因となることから、異常放電は高品質な光磁気記録媒 体を製造するうえで大きな問題となっているものであ る。

【0012】そしてこの異常放電という問題を解決する 手段として例えば特開平3-126867号公報には異 常放電の発生の原因が、直流反応性スパッタリング装置 として一般的に用いられている直流マグネトロンスパッ 夕装置(永久磁石がターゲット裏面に配置されてなり、 ターゲット表面に直交磁界を生じさせることによって電 界と磁界とが直交するターゲットの局部(エロージョン 領域) に放電を集中させて、ターゲット表面のスパッタ エッチング速度を向上させることのできる直流マグネト ロン電極を用いたマグネトロンスパッタ装置)を用いた 時のSiターゲット表面に生じるスパッタエッチングが 進行しない領域(非エロージョン領域)に形成される絶 **緑性のSi系無機誘電体の絶縁破壊によるものであると**. して、ターゲットの非エロージョン領域をスパッタリン 材料(例えばTi)で形成して、スパッタリング工程に 於ける絶縁破壊を防止しうる様に構成したスパッタリン グターゲットを用いてスパッタリングを行なう方法が開 示されている。

【0013】又この他にターゲットの非エロージョン領 域を絶縁破壊の生じない様な厚い絶縁膜で被覆したり更 にはターゲット裏面のマグネットを移動させることによ って非エロージョン領域自体を無くすことも異常放電を 防止する手段として提案されている。そしてかかる対策 は、異常放電の発生頻度を低減し、光記録媒体の不良品 40 備えた光記録媒体の製造方法であって、基板上に該光記 発生率を低下させるうえで有効な技術であるが生産性を 向上させるために例えばインラインスパッタリング装置 等を用いて、長時間同一のターゲットを連続してスパッ タしたり、髙速成膜のためにターゲットに投入するパワ 一密度を上げた場合に於ける異常放電の抑制効果は十分 でなく、そのためこのような場合にも異常放電の発生頻 度をより一層低減させることのできる手段が要求されて いる。

#### [0014]

【発明が解決しようとしている課題】本発明は上記問題 50 上に記録層を具備する光記録媒体の製造方法において、

点に鑑みてなされたものであって記録層に欠陥の少な い、高品質な光記録媒体を生産性良く製造することので きる方法を提供することを目的とするものである。

6

【0015】又本発明は異常放電の発生頻度を抑え、高 品質な無機誘電体膜を生産性良く成膜出来るスパッタリ ング方法を提供することを他の目的とするものである。

【0016】又本発明は長時間の直流スパッタや高パワ 一密度で直流スパッタした場合にも異常放電の発生頻度 を有効に抑えることのできるスパッタリングターゲット

#### [0 0 1 7]

【課題を解決するための手段】そして本発明者は上記目 的に対して種々検討を行なった結果、長時間直流反応性 スパッタリングを行なった時に、従来はスパッタリング 工程に於ては不活性ガス(Ar等)によるスパッタエッ チングが生じる為絶縁性の無機誘電体は形成されないも のと考えられていたターゲットのスパッタ領域(エロー ジョン領域)にも絶縁性の無機誘電体が形成され、この エロージョン領域の無機誘電体が異常放電をもたらすと 20 いう知見に基づき本発明に至ったものであって、本発明 の光記録媒体の製造方法は基板上に光記録膜、及び金属 元素及び半金属元素の少なくとも一方を含有する無機誘 電体膜を備えた光記録媒体の製造方法であって、基板上 に該光記録膜を形成するステップ; 及び該金属元素の結 品を含有するスパッタリングターゲット及び該非金属元 素の結晶を含有するスパッタリングターゲットの少なく とも一方を反応性ガス努囲気中で直流スパッタして該無 機誘電体膜を成膜するステップ、とを有し、該金属元素 の結晶及び該非金属元素の結晶は、該反応性ガス起源の グ工程に於て形成される化合物膜が導電性を有する様な 30 原子、イオン或はラジカルが単位格子内部に混入するこ とを許容する空隙を有する格子面と、該反応性ガス起源 の原子、イオン或はラジカルが単位格子内部に混入する ことを許容する空隙を有さない格子面とを備えた結晶構 造を有し、眩スパッタリングターゲットは眩無機誘電体 薄膜の成膜ステップにおいて、該スパッタ面への無機誘 電体の形成を妨げるように構成されているものであるこ とを特徴とする。

> 【0018】又本発明の光記録媒体の製造方法は基板上 に光記録膜、及び半金属元素を含有する無機誘電体膜を 録膜を形成するステップ:及び該半金属元素の結晶を含 有するスパッタリングターゲットを反応性ガス雰囲気中 で直流スパッタして該無機誘電体膜を成膜するステッ プ、とを有し、該半金属元素の結晶は、ダイヤモンド型 結晶構造を有し、該スパッタリングターゲットはそのス パッタ面が、該結晶構造のミラー指数(1、0、0)ま たは(1、1、1)で示される格子面と略一致する様に 構成されていることを特徴とする。

【0019】 更に本発明の光記録媒体の製造方法は基板

スパッタリングターゲットを直流スパッタして基板上に 記録層を構成する薄膜を形成するステップを有し、該ス パッタリングターゲットとして少なくとも1つの平坦面 を有し且つその平坦面に隣接する稜角部が面取りされて なるターゲットを用いるとともに該平坦面をスパッタ面 としてスパッタリングを行うことを特徴とする。

【0020】次に本発明のスパッタリング方法は金属元 素及び半金属元素の少なくとも一方を含有する無機誘電 体膜を成膜するスパッタリング方法であって、該金属元 素の結晶を含有するスパッタリングターゲット及び該半 10 金属元素の結晶を含有するスパッタリングターゲットの 少なくとも一方を用意するステップ: 及び該スパッタリ ングターゲットを反応性ガス雰囲気中で直流スパッタし て該無機誘電体膜を成膜するステップとを有し、該金属 元素及び該半金属元素は該反応性ガス起源の原子、イオ ンあるいはラジカルの単位格子内部への混入を許容する 空隙を有する格子面と該反応性ガス起源の原子、イオン あるいはラジカルの単位格子内部への混入を許容する空 隙を有しない格子面とを備えた結晶構造を示す元素であ って、該スパッタリングターゲットは該結晶構造を有す 20 ると共にスパッタ面が該反応ガス起源の原子、イオンも しくはラジカルの単位格子内部への混入を許容する空隙 を有しない格子面と略一致する様に構成されていること を特徴とする。

【0021】又本発明のスパッタリング方法はスパッタ リングターゲットを直流スパッタして薄膜を形成するス パッタリング方法において、該ターゲットとして少なく とも1つの平坦面を有し且つ該平坦面に隣接する稜角部 が面取りされてなるターゲットを用いると共に該平坦面 をスパッタ面としてスパッタリングを行うことを特徴と 30

【0022】本発明のスパッタリングターゲットはダイ ヤモンド型結晶構造を有する結晶を含有するスパッタリ ングターゲットであって該ターゲットのスパッタ面が、 該結晶構造のミラー指数(1、0、0)又は(1、1、 1) で示される格子面と略一致するように構成されてい ることを特徴とする。

【0023】更に本発明のスパッタリングターゲットは 少なくとも1つの平坦面を有し、該平坦面に隣接する稜 角部が面取りされていることを特徴とする。

【0024】次に本発明について図面を用いて詳細に説 明する。

【0025】図1は本発明に係る図2に示した様な光記 録媒体の製造方法の一実施銀様に適用されるインライン 型の記録層成膜用スパッタ装置の概略平面図であり、1 1は基板投入室、12は脱気室、13及び15は無機誘 電体膜23及び25の成膜室、14は光磁気記録膜24 の成膜室そして16は記録層22の成膜された基板の取 出室である。そして各室の間には不図示の開閉可能な扉 が設けられてなる共に、基板21を担待する基板ホルダ 50 リングターゲットを用いる点にある。そしてこのような

-17が基板投入室11から基板取出室16まで順次移 動可能に形成されている。

【0026】そして光記録媒体用基板21は基板投入室 11から基板取出室16に向かって搬送されると共にに 各々の室で基板21の脱気、無機誘電体膜23の形成、 光記録膜24の形成及び無機誘電体膜25の形成を順次 行なうことによって基板21上に記録層22を備えた光 記録媒体が形成されるものである。

【0027】そして図3は図1の成膜装置の無機誘電体 膜23又は25の成膜が行なわれる成膜室13又は15 の基板搬送方向に直交する方向の概略断面図であり、同 図3に示した様に成膜室13又は15のチャンパー31 内には、該チャンパー底部に配置したカソード電極とな る例えば銅製のパッキングプレート32上にターゲット 33が設けられている。

【0028】又該パッキングプレート32には直流電源 35が接続されてなり該ターゲットに所定のスパッタリ ングパワーを与えられるように構成されている。

【0029】そして該ターゲット33の上方には、スパ ッタリングによって膜が形成される基板21がアノード 電極を兼ねた基板ホルダー17に保持されて、該基板2 1が該ターゲット33と対向するように配置されてい る。永久磁石36は、円筒状の中心磁極(S極)と、円 冠状の外周磁極 (N極) を有する円板状に形成されてな り、そして又該永久磁石34は、該永久磁石34によっ てターゲット33の該基板21に対向する面、即ちスパ ッタ面33~に発生させられる直交磁界と、該パッキン グプレート32及び該基板ホルダー17による電界とが ほぼ直交し、該スパッタ面のエロージョンが進行する領 域が該スパッタ面の全面となって非エロージョン領域が 形成されないように不図示の手段によって移動可能な様 に構成され、又直流電源にはスパッタリング工程中のタ ーゲット33に流れる電流及び印加電圧の変化を記録す るレコーダー36が接続されている。

【0030】そしてこの様に構成された成膜装置を用い て何えばSiNx膜を成膜する場合ターゲット33とし てS1を用いて真空ポンプ37でチャンパー31内を真 空排気した後、該チャンパー31内に導入管38-1か ら放電ガスとして例えばアルコンガスを導入し、導入管 38-2から反応性ガスとしてNzやNHzガス或いはそ 40 の混合ガスを導入して、且つ該ターゲットにスパッタバ ワーを印加することによって該ターゲットのスパッタ面 がスパッタされそれによって生じたSi原子が反応性ガ スと反応して基板14上にSiNx膜を成膜することが できる。

【0031】そして本発明の第1の特徴事項は、該ター ゲット33として、該無機誘電体の成膜ステップを経た 後にもスパッタ面33~のエロージョン領域に無機誘電 体が形成されることのない様に構成されてなるスパッタ 構成によって長時間スパッタリングを行なったり高パワ 一密度を印加してスパッタリングを行なった場合にも異 常放電の発生頻度を有効に減少させることができ高品質 の無機誘電体膜を生産性良く成膜できる。

【0032】上記の構成に係るスパッタリングターゲッ トとしては、例えばSI結晶を含有するターゲットの場 合反応性ガス起源の原子やイオン或いはラジカルが単位 格子内部に混入することを許容する空隙を有さない格子 面をスパッタ面33~と略一致させること、具体的に は、例えば反応性ガスとして、光記録媒体の記録層中の 10 機能性膜として、好適に用いられるSiNx、SiOx やSIC等の誘電体薄膜を反応性スパッタ法で成膜する 際に一般的に用いられるN2ガス、NH3ガス、O2ガ ス、C1H1ガス等を用いる場合、該SIターゲットのス パッタ面33′ がSi結晶の、ミラー指数(1、0、 0) 又は(1、1、1) で示される格子面と略一致する 様に構成することによってスパッタリング工程に於ける ターゲットのエロージョン領域への無機誘電体の形成を 防止できる。

【0033】即ち、Siは図4で示されるダイヤモンド 20 型結晶構造を有するものであってこの結晶構造の単位格 子のミラー指数(1、0、0)、(1、1、0)及び (1、1、1) で示される格子面は図5~図7の通りで ある。

【0034】但し図5~図7に於て円51はSi原子を 示し、又その大きさはSi原子半径(共有結合半径= 1. 17Å) と単位格子の長さ(a=5. 4301) Å の比率と等しくなるように描かれている。

【0035】そして図6からミラー指数(1、1、0) で示される格子面はSi原子間に約1.6Åのの単位格 30 子内部に連通してなる空隙61を有していることが分 る。

【0036】一方前記したSiNx、SiOx、SiC 等のSi系誘電体膜の成膜に一般的に用いられるNzガ スやNH<sub>1</sub>ガス、O<sub>2</sub>ガス更にはC<sub>2</sub>H<sub>2</sub>ガスの場合、これ らの反応性ガスに由来し、ターゲットのスパッタ面に絶 緑性の誘電体を形成可能な原子や、イオンとしては例え ばN、N5+、C、C<sup>1+</sup>、O等が考えられるがこれらの大 きさは例えばNで1.06 A程度、N\*\*で0.5 A程 度、Cで1. 54 A程度、C\*\*で約0. 12 A程度、O 40 で1.32A程度であるからS1結晶のミラー指数 (1、1、0)の格子面は反応性ガスとして上記した様 なガスを用いた場合これらの反応性ガス起源のイオンや 原子を格子間原子として取り込んでしまう様な空隙を有 するものである。

【0037】これに対してミラー指数(1、0、0)及 び(1、1、1)の格子面はSi原子が空隙を作ること なく互いに近接してなり上記した様な反応ガス起源のイ オンや原子、ラジカルをスパッタリング工程に於いて格 子問原子として取り込んでしまう様な空隙を有していな 50 えば光記録膜としてTb-Fe-Co等の光磁気配録膜

10

いことが図5及び図7から分る。そして本発明に於てS i ターゲットのスパッタ面33′をミラー指数(1、 0、0) 又は(1、1、1) で示される格子面と一致さ せた場合、長時間の連続スパッタや高パワー密度でのス パッタを行なった場合にも異常放電の発生頻度を大幅に 減少させることができ、そして光配録媒体の不良品発生 率についても有効に抑制することができ好ましいもので ある。

【0038】なお、かかるスパッタリングターゲットの 構成によって上述の効果が得られる理由としては長時間 の連続スパッタや高パワー密度でのスパッタを行なった 場合のスパッタ面への反応ガス起源の原子やイオン、ラ ジカルの衝突によってもこれらがターゲットを構成する 原子間に取り込まれ、それによってターゲットのスパッ 夕面に絶縁性の無機誘電体が形成されるということがな く、この無機誘電体による絶縁破壊を防止できるためと 考えられる。

【0039】ところで本実施態様に於てS1ターゲット としてはスパッタ面を上記したミラー指数(1、0、 0) 或いは(1、1、1) の格子面に統一でき、スパッ 夕面に空隙61が存在する確率を実質的に無くすことが 容易である事から単結晶とすることが好ましい。

【0040】更に上記した本発明の実施態様に於ては夕 ーゲット材料にSiを用いて説明したが、ミラー指数 (1、0、0) 或いは(1、1、1) の格子面をスパッ 夕面とすることが好ましい元素としては、SIに限定さ れずSiと同様のダイヤモンド型結晶構造を有し、前出 の種々の反応性ガスの存在下で直流反応性スパッタを行 なうことによって光記録媒体の機能性膜として有効な絶 緑性の誘電体薄膜を形成可能な元素であるGe (ゲルマ ニウム)やSn(スズ)等も用いることができる。

【0041】又本発明に於て、ターゲットを構成する元 **索としてはダイヤモンド型結晶構造を採る元素に限らず** 直流反応性スパッタリングによって光記録媒体の機能性 膜として有効な絶縁性の誘電体薄膜を形成しうる元素で あれば用いることができるが、特に反応性ガスとの関係 に於てスパッタに用いる反応性ガス起源の原子やイオン が単位格子内に混入しうる空隙を有する格子面と、反応 性ガス起源の原子やイオンのうち最も小さいものが混入 する空隙を有さない格子面とを備えた結晶構造を示すよ うな元素に対して本発明は特に有効に作用するものであ る。

【0042】次に本発明に於ける無機誘電体膜の成膜方 法について更に説明すると、無機誘電体膜の成膜条件は 該無機誘電体膜が光記録膜の保護膜として機能しうる緻 密さ及び/又は干渉層として機能しうる光学特性を有す るように適宜選択されるものであって、該無機誘電体膜 に担持させる機能及び該無機誘電体に用いる材料によっ て成膜条件は変化し一概に決定されるものでないが、例

の保護膜兼干渉膜としてSiNx膜を反応性ガスにNzを用いて成膜する場合SiNxの膜が $0\sim30$  Kg f/cm²の圧縮応力を示し、且つ $2.0\sim2.3$ 程度の屈折率を示す様な成膜条件に設定することが好ましく具体的には放電パワーとして $1\sim10$  W/cm²放電ガスと、反応性ガスの全圧力として $0.1\sim0.8$  pa、放電ガスと反応性ガスの混合比として全ガスに対する反応性ガスの体積比で $10\sim50$  %の範囲で成膜することでSiNx膜に上記の特性を担持させることが可能である。

【0043】又本発明に於ける無機誘電体膜の厚さは記録層の構成と無機誘電体膜の特性に応じて決定されるものであるが、例えば図2に示した様に光記録膜を挟持する様に2層の無機誘電体膜が配置されてなる構成に於ては記録の保護及び信号再生時のカー回転角のエンハンスの為に基板と光記録膜の間の無機誘電体膜の膜厚を100~1500A程度、光記録膜上の無機誘電体膜の膜厚を100~1500A程度の範囲とすることが好ましい

【0044】次に本発明に係る第2の特徴事項は、図8(a)及び図8(a)のターゲット33の円80の内部の拡大断面図である図8(b)に示した様にスパッタリングターゲット33のスパッタ面33、に隣接してなる 稜角部81の面取りを施す点にある。

【0045】そしてそれによってスパッタリング時のターゲット端部への電荷の集中を抑えることができ、例えばターゲット端部とプラズマ空間との間での異常放電の発生頻度を低減させることができるため好ましいものである。

【0046】そして本発明に於てターゲットの面取りを 30 行なう場合、該ターゲットの中心を通り且つスパッタ面 33′に直交する切断面に於ける該ターゲットの断面形 状として該ターゲットの厚さを"h"、面取りによって 形成されてなる面82の長さを "a" そして面取りによ って形成されてなる面82が該ターゲットのスパッタ面 33 に対してなす角度を $\theta$ としたときasin $\theta$ /h が0.2~0.8、特に0.3~0.7とすること、そ してまた角度 $\theta$ を20°~60°、特に40°~50° 更には43°~47°とすることは異常放電の原因とな るスパッタリング工程に於けるターゲットへのクラック 40 の発生を有効に防止することができ、且つターゲットの スパッタリング効率も殆んど低下せず好ましいものであ る。なお、面取り部の形状を上記した様に制御すること でターゲットへのクラックの発生を防止できる理由につ いては明らかでないが、以下の作用によるものと考えら れる。

【0047】即ち、ターゲットはスパッタリング工程中 に於てはスパッタリング面が加熱される一方でスパッタ リング面と反対側の面は、パッキングプレートに接して 冷却されることからターゲットのスパッタリング面側に 12

圧縮応力が加わり、バッキングプレートに接する面の側には引張応力が加わることになり、ターゲット内部にはスパッタリング面に対しほぼ45°の方向で剪断応力が発生する。そしてこの剪断応力がターゲットの稜角部に集中することによってターゲットにクラックが生じるものと考えられる。ここで本発明に係るスパッタリングターゲットのスパッタ面33′に対してスパッタリングを行なった場合、上記剪断応力の集中を面取り部によって緩和させることができるためターゲットへのヒビや割れの発生を防止できるものと考えられる。

【0048】又本発明に於て、図8に示す様にターゲットの稜角部を面取りした後、更に図9に示す様に該面取りによって新たに形成されてなる面90に隣接する稜角部91及び92の面取り、所聞、糸面取りを施すことは異常放電の発生を更に低減させるうえで好ましいものである。

【0049】 更に又本発明のターゲットの面取りの他の 実施娘様として、図10に示す通り稜角部が曲面となる ような面取り処理を行なってもよい。

20 【0050】この場合、曲面の曲率半径 r として、h/ 10≤r≤h、特にh/5≤r≤h/2とすることは異 常放電の発生及びターゲットへのクラックの発生を抑え られ且つターゲットのスパッタリング効率も殆んど低下 させることがないため好ましい。

【0051】ところで上記した面取りの処理を有効に適用することのできるスパッタリングターゲットとしては、直流スパッタリングの可能な導電性を有するターゲットであれば何ら制限なく用いることができ、例えばAi、Ti、Co、Mn、Fe、Cr、Ni、Cu、Ta、Pt、Tb、Ga、Nd、Zn、Zr、Mo、Ru、Rh、Pd、Ag、Hf、Irなどの金属ターゲットやSi、Ge、Se、Te、Cなどの非(半)金属であって必要に応じてB(ボロン)やP(リン)等をドープして導電性を調整したターゲットなどを用いることができる。そして又面取りの処理を施したスパッタリングターゲットは直流反応性スパッタリング法に限らず通常の直流スパッタリング法に用いた場合にも異常放電の防止効果を達成できるものである。

【0052】又本発明の第2の特徴事項の構成を第1の 特徴事項の構成を有するスパッタリングターゲットに適 用した場合、第1の特徴事項の構成によって得られる異 常放電の防止効果を越えるより優れた異常放電の防止効 果を達成することができる。

【0053】次に本発明の第1の特徴事項及び/又は第2の特徴事項に係るスパッタリングターゲットとして例えばSiやGe等の、単体では直流スパッタに必要な導電性を有していない様な絶縁性の材料で構成されてなるスパッタリングターゲットの場合、B(ホウ素)やP(リン)等の導電性材料を添加することによりスパッタ

冷却されることからターゲットのスパッタリング面倒に 50 面の導電化を図る必要が有るが、この時該ターゲットの

比抵抗率を 0.01Q・cm以下、特に 0.001Q・cm以下となるように該導電性材料をドーピングすることによってスパッタ面の電荷蓄積が軽減され、異常放電の発生をより一層防止することができるため好ましいものである。

【0054】又上記絶縁性スパッタリングターゲットに 導電性材料のドーピングによって担持させる導電性とし では $10^{-5}\Omega \cdot c$  m以上、特に $10^{-4}\Omega \cdot c$  m以上とす ることが好ましい。即ちこれによって成膜する無機誘電 体薄膜中への導電性材料の混入を実質的に防止すること 10 ができるものである。

【0055】 更に本発明に於て、図3に示す通りスパッタリング装置内のスパッタリングターゲットを載置する為のパッキングプレート32及び該パッキングプレート32上に載置されてなるスパッタリングターゲット33の少なくとも一方の形状及び寸法を該ターゲット33の側面と該パッキングプレート32の側面とが一致するように形成する事は好ましいものである。

【0056】即ち、パッキングプレート及びスパッタリングターゲットの側面が一致するように形成することに 20よって、異常放電の原因となる電荷集中をもたらすスパッタリングターゲットのスパッタ面と反対側の面に隣接する稜角部(図11の101、102)を見かけ上無くすることができ、それによってスパッタリングターゲットへのクラックの発生をより一層抑制することができるものである。

【0057】なお、パッキングプレート及びスパッタリ ングターゲットの少なくとも一方の形状及び寸法を上記 の関係を満たすように形成することによって、該ターゲ ットへのクラックの発生を更に良好に抑えられる理由は 30 図11に示す様にスパッタリングターゲット103がパ ッキングプレート100より出っ張っている場合、スパ ッタリングターゲットのパッキングプレートと接触して いる部分と接触していない部分とで冷却の程度に差が生 じ、このとき該ターゲットのスパッタ面(1031)に 平行な方向に生じる温度勾配によって熱応力が発生し、 この応力がスパッタリングターゲットにクラックを生じ させる原因の1つと考えられ、上記した本願発明の構成 によればスパッタリングターゲットのターゲット面に平 行な方向に温度勾配を生じさせることがないことからス 40 パッタリングターゲットへのクラックの発生を抑制でき るものと考えられる。

【0058】次に、本発明の光記録媒体の製造方法に於て、前記した本発明の特徴事項に係る無機誘電体膜の成膜ステップ以外の構成については何ら制限されるものでなく、例えば無機誘電体膜の成膜ステップと光記録膜の成膜ステップとの順番は所定の記録層の構成に従って順次成膜を行なえばよい。

【0059】又、光記録膜の成膜ステップについては光 記録膜に用いる材料の特性に適した公知の成膜方法を用 50 14

いればよく、具体的には例えば蒸着、スパッタリング、 混式塗布等を用いることができる。

【0060】そして又本発明に於て光記録膜としては、 光ピームの照射によって情報の記録・再生の可能な光記 録膜であれば特に制限無く用いることができるが、無機 誘電体膜との組み合わせによって光記録膜の保護及び/ 又は光記録膜からの再生信号のエンハンスメントを図る 事が好ましい。Tb-Fe-Co、Gd-Fe-Co、 Tb-Fe-Co-CrやGd-Fe-Co-Cr等の 光磁気記録膜やスピロピラン等のフォトンモードで記録 のなされる光記録膜は無機誘電体膜中に欠陥の無い事が 特に厳しく要求されるため本発明の光記録媒体の製造方 法を一層有効に作用させることができるという点で好ま しい材料である。

【0061】又、本発明の光記録媒体の製造方法によって得られる基板上に記録層を有してなる光記録媒体の該記録層上には必要に応じて反射層及び/又は保護層を設けてもよい。この場合反射層の材料としてはAu やA1 等を用いることができ、又その形成方法としては蒸着法やスパッタリング法等が挙げられる。又保護層は例えば光硬化性樹脂を該記録層上に所定の厚さ(例えば10 ~  $30\mu$ m)となるように塗布した後光照射を行なって硬化せしめたり、予め所定の厚さに成形されてなる樹脂シート(例えばポリカーボネート樹脂シートやポリエステル樹脂シート等)を接着剤や粘着剤等で記録層上に貼着させることによって形成できる。

【0062】ところで本発明に於て「反応性ガス起源の原子やイオン或いはラジカルが単位格子内部に混入することを許容する空隙を有さない格子面をスパッタ面と略一致させる」とは該スパッタ面がその格子面と完全に一致してなる場合だけでなく、該スパッタ面が該特定の格子面の特徴である反応性ガス起源の原子、イオン、ラジカルの単位格子内への混入を許容する空隙を有さないという特徴を失わない範囲でずれて一致しているばあいをも包含するものである。

[0063]

【実施例】次に実施例を挙げて本発明を更に詳細に説明 する。

【0064】(実施例1)直径 $130\,\mathrm{mm}\phi$ 、厚さ $1.2\,\mathrm{mm}\tau$ 一方の表面に幅 $0.6\,\mu\mathrm{m}$ 、ピッチ $1.6\,\mu\mathrm{m}$ 、深さ $800\,\mathrm{A}$ のスパイラル状のトラック滯を有するポリカーポネート製の基板の、トラック滯が形成された側の表面に第1誘電体膜として厚さ $900\,\mathrm{A}$ のSiN膜、光記録膜として厚さ $1000\,\mathrm{A}$ のTb-Fe-Coの非晶質光磁気記録膜、第2誘電体層として厚さ $700\,\mathrm{A}$ のSiN膜が順次積層された記録層を有する光磁気ディスクを以下の方法で作成した。

【0065】即ち先ず図1に示すインライン型の記録層 成膜用のスパッタリング装置を用意した。

【0066】そして該成膜装置に於て第1及び第2のS

i N膜の成膜室のチャンパー内には各々4個(合計8 個)のターゲット載置面の直径が20cmのパッキング プレートを配置した。そして各々のパッキングプレート には直流電流を接続し、又各々の直流電源には異常放電 発生時に電源保護のために一時給電を停止し、再度通電 を開始する機能 (アークカット機能) を付加し、更にア ークカットの発生を記録するレコーダーを接続した。

【0067】又、各パッキングプレートの裏面には図3 に示すように永久磁石を配置し、該永久磁石はターゲッ トのスパッタ面全面がエロージョン領域となる様にスパ 10 ッタリング工程中に移動可能な構成とした。そして各々 のパッキングプレート上には、直径20cmが、厚さ3 mmのSi単結晶ターゲットを装着した。なおここで用 いたターゲットはB (ボロン) のドーピングによってス パッタ面の比抵抗を10°Ω・cmに調整すると共にス パッタ面がS1単結晶のミラー指数(1、0、0)で示 される格子面と一致させたものとした。

【0068】次に上記した構成のSiN膜の成膜室を有 するインライン型のスパッタ装置の基板投入室に図14 に示した様に、8枚のディスク基板21を取り付けた基 20 板ホルダー17を投入し、次いで脱気室に基板を搬送し て脱気した後第1のSiN膜成膜室に基板を搬送し第1 のSIN膜の成膜を行なった。

【0069】SiN膜の成膜条件としてはチャンパー内 部を1×10-5Paまで真空排気した後、Arガス及び N<sub>2</sub> ガスをチャンパー内に導入しArガスとN<sub>2</sub> ガスの 混合ガスの圧力を0.2Pa(但し混合ガス中のN2ガ スの割合は30vol%)とした雰囲気中でターゲット の単位面積 (1 c m²) 当りの放電パワーを5.7Wと してスパッタを行ないSiN膜の成膜速度が約260点 30 /分となる様に調整した。

【0070】なおSiN成膜室において、ディスク基板 とターゲット間の距離は120mmとした。従って第1 誘電体膜の成膜に要した時間は約3分であった。

【0071】第1のSiN膜の成膜終了後、基板を光記 録膜成膜室に搬送しTb-Fe-Co光磁気記録膜の成 膜を行なった。

【0072】なおTb-Fe-Co膜の成膜は、異常放 電の生じないRFスパッタリング法で行なった。なお、 スパッタリングターゲットとしては直径20cm、厚さ 40 3mmのTb23Fe70Co7の合金ターゲットを4個用 い、又RFスパッタリングの条件としてはチャンパー内 部を1×10-5Paまで真空排気した後、Arガスを導 入しArガスの圧力を0.1Pa、RFパワー5.6W /cm² としてスパッタを行なった。

【0073】Tb-Fe-Co膜の成膜が終了後、該基 板を第2のSiN膜の成膜室に搬送し、第1のSiN膜 の成膜条件と同一の条件でSiN膜を成膜した。従って 第2のSiN膜の成膜時間は約2.7分であった。上記 16

ダー120枚を連続的に該インライン型の成膜装置に投 入して成膜を行ない合計960枚の光磁気ディスクを作 製した。従って第1のSIN膜の成膜室中のSIターゲ ット1枚当りの放電時間の合計は6時間であって第2の SiN膜の成膜室中のSiターゲット1枚当りの放電時 間の合計は5. 4時間であった。

【0074】そして第1及び第2のSiN膜の成膜工程 中に於るSIターゲットの積算放電時間が1時間毎の異 常放電の発生回数を計測した。

【0075】その結果、第1及び第2のSiN膜の成膜 工程に於て、異常放電の発生は図12に示すように殆ど 認められなかった。又本実施例によって作成した960 枚の磁気ディスクについて光学顕微鏡を用いて記録層の 状態を観察し、50 μmφ以上のピンホール欠陥が1個 以上有れば不良品として不良品発生率を算出した。その 結果本実施例に於る不良品発生率は約0.5%であっ た。

【0076】 更に第1のSiN膜の成膜に用いた4枚の Siターゲットのスパッタ面をX線マクロアナライザー (商品名: JSM-T200; 日本電子データム(株) 社製) を用いてX線で走査してスパッタ面の元素分析を 行なったところ、スパッタ面へのSiNの形成は認めら れなかった。

【0077】 (実施例2) 実施例1に於て用いたS1夕 ーゲットに代えてSi単結晶で構成され、スパッタ面が ミラー指数(1、1、1)面と一致し、且つスパッタ面 の比抵抗を0.001Q・cmとした。

【0078】直径20cm、厚さ3mmのSiターゲッ トを用いた以外は実施例1と同様にして光磁気ディスク を作製した。

【0079】その結果、第1及び第2のSiN膜の成膜 工程に於て異常放電は図12に示すように殆ど発生せず 又、光磁気ディスクの不良品発生率も約0.5%であっ

【0080】更に第1のSiN膜の作成に用いた4枚の Siターゲットのスパッタ面を実施例1と同様にして観 察したところスパッタ面にSiNは形成されていなかっ た。

【0081】 (比較例1) 実施例1に於てS1ターゲッ トを、Si単結晶で構成され、スパッタ面がミラー指数 (1、1、0)の格子面と一致し、且つスパッタ面の比 抵抗が0.001Ω・cmとした直径20cm、厚さ3 mmのSiターゲットを用いた以外は実施例1と同様に して光磁気ディスクを作成した。その結果として第1の SiN膜の成膜に用いた4枚のSiターゲットについて **租算放電時間が1時間毎の異常放電の発生回数の平均値** (異常放電発生頻度) のグラフを図12に示す。図12 から明らかな様に比較例1に於てはターゲットの積算放 電時間が増加すると共に異常放電の発生回数も著しく増 の手順に従って8枚のディスク基板を保持した基板ホル 50 加し、例えば積算放電時間5時間~6時間の1時間に発

生した異常放電は180回に達した。そこでこの傾向は 第2のSiN膜の成膜工程に於ても殆ど同様であった。 又比較例1で得られた光磁気ディスクの不良品発生率は 約91%であった。

【0082】又第1のSiN膜の成膜に用いたSiターゲットについて実施例1と同様にして観察したところ、スパッタ面にSiNが点在しているのが認められた。

【0083】 (比較例2) 実施例1に於て、Siターゲットを、粒界サイズが10~15mmの多結晶Siであって、スパッタ面の比抵抗を0.001Q·cmとし 10た。直径20cm、厚さ3mmのSiターゲットを用いた以外は実施例1と同様にして光磁気ディスクを作製した。

【0084】その結果として、第1のSiN膜の成膜に 用いた4枚のSiターゲットについて積算放電時間が1 時間毎の異常放電の発生回数の平均値(異常放電の発生 頻度)を図12に示す。そして図12から明らかな様に 比較例2に於ても積算放電時間が増化すると共に異常放 電の発生回数も増加し、例えば積算放電時間が5時間~ 6時間の1時間に60回の異常放電が発生した。又この 20 傾向は第2のSiN膜の成膜工程に於ても殆ど同様であった。

【0085】そして又比較例2で得られた光磁気ディスクの不良品発生率は約80%であった。

【0086】更に第1のSiN膜の成膜に用いたSiターゲットについて実施例1と同様にして観察したところスパッタ面にSiNが点在しているのが認められた。

【0088】即ち先ず図1に示すインライン型の記録層 成膜用のスパッタリング装置を用意した。

【0089】そして該成膜装置に於て第1及び第2のSiN膜の成膜室のチャンパー内には各々4個(合計8個)のターゲット載置面の直径が13.3cmのパッキングプレートを配置した。そして各々のパッキングプレートには直流電流を接続し、又各々の直流電源には異常放電発生時に電源保護のために一時給電を停止し、再度通電を開始する機能(アークカット機能)を付加し更にアークカットの発生を記録するレコーダーを接続した。

【0090】又、各パッキングブレートの裏面には図3 ト1枚当りの放電時間の合計は7時間であって、第2の に示すように永久磁石を配置し、該永久磁石はターゲッ SiN膜の成膜室中のSiターゲット1枚当りの放電時 トのスパッタ面全面がエロージョン領域となる様にスパ 間の合計は3時間であった。そして第1及び第2のSi ッタリング工程中に移動可能な構成とした。そして各々 50 N膜の成膜工程中に於る異常放電の発生頻度を計測し

18

のパッキングプレート上には、直径 $13.3 \, \mathrm{cm}\phi$ 、厚さ $3 \, \mathrm{mm}$ の $\mathrm{S}$  i 単結晶ターゲットを装着した。なおここで用いたターゲットは $\mathrm{B}$  (ポロン)のドーピングによってスパッタ面の比抵抗を $10^{-3}\,\Omega$ ・ $\mathrm{cm}$ に調整すると共にスパッタ面が $\mathrm{S}$  i 単結晶のミラー指数(1.0.0)で示される格子面と一致させたものとし、更にスパッタ面に隣接する稜角部を図8 (b) に於 $\theta=4.5^{\circ}$ 、a  $\mathrm{S}$  i  $\mathrm{n}$   $\theta$  /  $\mathrm{h}$  =1 / 3 となる様に面取りした構成とした。

【0091】次に上記した構成のSiN膜の成膜室を有するインライン型スパッタ装置の基板投入室に、8枚のディスク基板を取り付けた基板ホルダーを投入し、次いで脱気室に基板を搬送して脱気した後、第1のSiN膜成膜室に基板を搬送し、第1のSiN膜の成膜を行なった。

【0092】 SiNの成膜条件としては、チャンパー内 部を $1\times10^{-6}$  Paまで真空排気した後、Arガス及び N2 ガスをチャンパー内に導入し、ArガスとN2 ガス の混合ガスの圧力を0.2 Pa (但し混合ガス中のN2 ガスの割合は $30 \times 01\%$ ) とした雰囲気中で、ターゲットの単位面積( $1 \times 10^{-2}$ )当りの放電パワーを6.5 Wとしてスパッタを行ないSiN膜の成膜速度が300 A/分となる様に調整した。

【0093】なおSiN成膜室に於て、ディスク基板とターゲット間の距離は120mmとした。

[0094] 従って第1誘電体膜の成膜に要した時間は3.5分であった。

【0095】第1のSiN膜の成膜終了後、基板を光記録膜成膜室に搬送し、Tb-Fe-Co光磁気配録膜の は関本になった

【0096】なおTb-Fe-Co膜の成膜は、異常放電の生じないRFスパッタリング法で行なった。なお、スパッタリングターゲットとしては直径20cm、厚さ3mmのTb<sub>23</sub>Fe<sub>10</sub>Co<sub>7</sub>の合金ターゲットを用い、又RFスパッタリングの条件としてはチャンパー内部を $1\times10^{-5}$ Paまで真空排気した後、Arガスを導入し、Arガスの圧力を0.1Pa、RFパワー5.6W/ $cm^2$ としてスパッタを行なった。

【0097】Tb-Fe-Co膜の成膜が終了後、該基板を第2のSiN膜の成膜室に搬送し、第1のSiN膜の成膜条件と同一の条件でSiN膜を成膜した。従って第2のSiN膜の成膜時間は1.5分であった。上記の手順に従って8枚のディスク基板を保持した基板ホルダー120枚を連続的に該インライン型の成膜装置に投入して成膜を行ない、合計960枚の光磁気ディスクを作製した。従って第1のSiN膜の成膜中のSiターゲット1枚当りの放電時間の合計は7時間であって、第2のSiN膜の成膜室中のSiターゲット1枚当りの放電時間の合計は3時間であった。そして第1及び第2のSiN時の成膜でありた。そして第1及び第2のSiN時の成態でありた。そして第1及び第2のSiN時の成態でありた。そして第1及び第2のSiN時の成態でありた。

た。そして第1のSiN膜の成膜工程に於る異常放電の発生頻度を図13に示す。図13から分る様に実施例3に於て第1のSiNの成膜工程に於て異常放電の発生は殆どなく、これは第2のSiN膜の成膜工程に於ても同様であった。

【0098】又第1のSiN膜の成膜に用いたSiターゲットについてターゲットの割れやヒビの発生状態を目視で観察した。

【0099】更に、本実施例によって作製した960枚の光磁気ディスクについて光学顕微鏡を用いて記録層の 10 状態を観察し、40μmφ以上のピンホール欠陥が1個 以上有れば不良品として不良品発生率を算出した。

【0100】その結果を表1に示す。但し表1に示した 異常放電の発生頻度は第1及び第2のSiN膜の成膜を 通して計測される発生頻度のうちその値が最大となる第 1のSiN膜の成膜に用いた4枚のターゲットの積算放 電時間6時間~7時間の1時間に発生した異常放電の発 20

生回数をターゲットの枚数、即ち4で割って平均化した 値である。

【0101】(実施例4~9)スパッタリングターゲットとしてSi単結晶で構成すると共にスパッタ面をミラー指数(1、0、0)で示される格子面と一致させ、更に面取りの処理の有無、直径及びスパッタ面の比抵抗を表1に示す様に変化させたスパッタリングターゲットを用意し、各々のスパッタリングターゲットを用いて実施例3と同様にして光磁気ディスクを作成した。但し実施例4~6に用いたターゲットの面取りは実施例3に用いたターゲットと同じ形状とした。

【0102】そして各実施例4~9に於る異常放電の発生頻度、ターゲットへの割れやヒビの発生状態及びディスクの不良品発生率について実施例3と同様にして評価した。その結果を表1に示す。

[0103]

【表1】

			翻								
		ティスク	不良品発生率	(%)	0.8	1.7	13.3	15.0	19.0	40.0	45.0
表 1	格 果		k膜成膜用	ヒビ価数	圆0	0	0	0	2	1	0
		ターゲット	第二勝電体膜成膜用	割れ個数	即0	0	0	. 0	Ó	1	2
			<b>k膜成膜用</b>	ヒビ個数	0個	0	1	1	1	1	0
			第一勝電体膜成膜用	割れ個数	0個	0	0	0	0	8	4
		異常放電	発生頻度	(国名/回)	0.25	0.50	1.25	1.85	3.25	15.60	25.20
	重類		比抵抗	(mo·a)	10 – 3	10 – 2	10 – 3	10 - 2	10 – 3	10 – 3	10 - 2
		<u> </u>		(mm)	133	133	135	135	133	135	135
•	*	4		の有無	あり	あり	あり	あり	無し	無し	無し
				<del>-</del>	実施例3	実施例4	灾施例5	東施例6	実施例7	実施例8	実施例9

【0104】(実施例10) 直径130mm  $\phi$ 、厚さ1.2mmで一方の表面に幅0.6 $\mu$ m、ピッチ1.6 $\mu$ m、深さ800Åのスパイラル状のトラック薄を有するポリカーポネート製の基板の、トラック薄が形成された側の表面に第1誘電体膜として厚さ900ÅのGeO膜、光記録膜として厚さ1000ÅのTb-Fe-Coの非晶質光磁気記録膜、第2誘電体層として厚さ700ÅのGeO膜が順次積層された記録層を有する光磁気ディスクを以下の方法で作成した。

21

【0105】即ち先ず図1に示すインライン型の記録層成膜用のスパッタリング装置を用意した。

【0106】そして眩成膜装置において第1及び第2のGeO膜の成膜室のチャンパー内には各々4個(合計8個)のターゲット載置面の直径が20cmのパッキングプレートを配置した。そして各々のパッキングプレートには直流電流を接続し、又各々の直流電源には異常放電発生時に電源保護のために一時給電を停止し、再度通電を開始する機能(アークカット機能)を付加し、更にアークカットの発生を記録するレコーダーを接続した。

【0107】又各バッキングブレートの裏面には図3に 示すように永久磁石を配置し、該永久磁石はターゲット 50 のスパッタ面全面がエロージョン領域となる様にスパッ

タリング工程中に移動可能な構成とした。

【0108】そして各々のパッキングプレート上には、 直径20cmφ、厚さ3mmのGe単結晶ターゲットを 装着した。なおここで用いたターゲットはB (ポロン) のドーピングによってスパッタ面の比抵抗を10<sup>-3</sup>Ω・ cmに調整すると共にスパッタ面がGe単結晶のミラー 指数(1、0、0)で示される格子面と一致させたもの とした。

【0109】次に上記した構成のGeO膜の成膜室を有 するインライン型スパッタ装置の基板投入室に、8枚の 10 ディスク基板を取り付けた基板ホルダーを投入し、次い で脱気室に基板を搬送して脱気した後、第1のGeO膜 成膜室に基板を搬送し第1のGeO膜の成膜を行なっ た。

【0110】GeOの成膜条件としては、チャンパー内 部を1×10-5Paまで真空排気した後、Arガス及び Oz ガスをチャンパー内に導入し、ArガスとOz ガス の混合ガスの圧力を 0. 2 Pa (但し混合ガス中のO2 ガスの割合は23 vol%)とした雰囲気中で、ターゲ Wとしてスパッタを行ないGeO膜の成膜速度が170 A/分となる様に調整した。

【0111】なおGe〇成膜室に於て、ディスク基板と ターゲット間の距離は120mmとした。

【0112】従って第1誘電体膜の成膜に要した時間は 約5.3分であった。

【0113】第1のGeO膜の成膜終了後、基板を光記 録膜成膜室に搬送し、Tb-Fe-Co光磁気記録膜の 成膜を行なった。

【0114】なお、Tb-Fe-Co膜の成膜は異常放 30 電の生じないRFスパッタリング法で行なった。なお、 スパッタリングターゲットとしては直径20cm、厚さ 3 mmのT b23 F e10 C o1 の合金ターゲットを用い、 又RFスパッタリングの条件としてはチャンパー内部を 1×10<sup>-5</sup> Paまで真空排気した後、Arガスを導入\*

【0122】なお、本実施例によって得られる結果は実 施例1と同様であって、2層のSiN膜で挟持されたス ピロピラン膜で構成された光配録層に欠陥の無い高品質 な光記録媒体を生産性良く製造することができた。

【0123】なお、前記した本発明の実施例及び比較例 に於て用いたSi単結晶及びGe単結晶のスパッタリン グターゲットのスパッタ面の格子面はX線回折装置(商 品名: RAD-3B; 理学電機(株) 社製) を用いたX 線回折分析によって特定したものである。具体的には、

24

\*し、Arガスの圧力を0.1Pa、RFパワー5.6W /cm² としてスパッタを行なった。

【0115】Tb-Fe-Co膜の成膜が終了後、該基 板を第2のGeO膜の成膜室に搬送し、第1のGeO膜 の成膜条件と同一の条件でGeO膜を成膜した。従って 第2のGeO膜の成膜時間は4.1分であった。

【0116】上記の手順に従って8枚のディスク基板を 保持した基板ホルダー120枚を連続的に該インライン 型の成膜装置に投入して成膜を行ない、合計960枚の 光磁気ディスクを作製した。従って第1のGeO膜の成 膜室中のGeターゲット1枚当りの放電時間の合計は1 0. 6時間であって、第2のGeO膜の成膜室中のGe ターゲット1枚当りの放電時間の合計は8.2時間であ

【0117】そして、第1及び第2のGeO膜の成膜工 程中に於るGeターゲットの積算放電時間が1時間毎の 異常放電の発生回数を計測した。

【0118】その結果、第1及び第2のGeO膜の成膜 工程に於て、異常放電の発生は殆ど認められなかた。 ットの単位面積( $1 \, \mathrm{cm^2}$  )当りの放電パワーを4.~1~~20~又、本実施例によって作成した $8 \, 6 \, 0$  枚の光磁気ディス クについて光学顕微鏡を用いて記録層の状態を観察し、 50μmφ以上のピンホール欠陥が1個以上有れば不良 品として不良品発生率を算出した。その結果本実施例に 於る不良品発生率は約1.5%であった。

> 【0119】更に第1のGeO膜の成膜に用いた4枚の Geターゲットのスパッタ面を実施例1と同様にして観 察したところ、スパッタ面にGeOは形成されていなか った。

> 【0120】 (実施例11) 実施例1に於て、光記録膜 の形成ステップを下記式(I)で示される構造のスピロ ピラン化合物を厚さ200nmに蒸着するステップに代 えた以外は実施例1と同様にして光ディスクを作成し た。

[0121] 【外1】

(I)

上記X線回折装置のX線発生装置の対陰極(ターゲッ ト) にCuを用い、この時に発生するX線のうちKα線 をX線源として、該X線をスパッタリングターゲットの スパッタ面に入射角が $2\theta$ =20° $\sim$ 120°となる様 に変化させて入射せしめてX線回折ピークを測定・記録 し、その結果を既知物質のX線回折ピークの位置と結晶 の格子面との対照データ(JCPDS PDF…Joi nt Commitee on Powder Dif 50 fraction Standards Powder

Data File) と照合することによって特定した。

#### [0124]

【発明の効果】以上説明した様に本発明は、直流反応性スパッタリング法によって無機誘電体膜を形成する場合に、不活性ガスによるスパッタエッチングが生じる為に無機誘電体膜が形成されることはないと考えられているスパッタリングターゲットのスパッタ面のエロージョン領域にも絶縁性の無機誘電体が形成され、このエロージョン領域の無機誘電体が異常放電をもたらすという新た 10 な知見に基づくものであり、本発明によれば直流反応性スパッタリングによって無機誘電体薄膜を有する記録層を備えた光記録媒体を製造する際に同一のターゲットを用いた長時間のスパッタリング及び/又は高パワー密度でのスパッタリングを行なった場合にも異常放電の発生頻度を大幅に減少させることができ、高品質な光記録媒体を生産性良く製造することができる。

【0125】又、本発明によれば直流反応性スパッタリングを含む直流スパッタリング法によって薄膜を形成する際に、同一のターゲットに対して長時間のスパッタリングを行なった場合の異常放電の発生の原因となるターゲットのヒビや割れを有効に抑えられるものである。

#### 【図面の簡単な説明】

【図1】本発明に係る光記録媒体の製造方法に用いるインライン型の記録層成膜装置の概略平面図。

【図2】一般的な光磁気記録媒体の概略断面図。

【図3】図1の記録層成膜装置の無機誘電体膜成膜室の 概略断面図。

【図4】ダイヤモンド型結晶構造の該略図。

【図5】ダイヤモンド型結晶構造を有するSi結晶のミラー指数 (1、0、0) で示される格子面に於る断面図。

【図6】ダイヤモンド型結晶構造を有するSi結晶のミラー指数(1、1、0)で示される格子面に於る断面図。

【図7】ダイヤモンド型結晶構造を有するS1結晶のミラー指数(1、1、1)で示される格子面に於る断面

【図8】本発明に係る他の光記録媒体の製造方法の説明 40 図。

26 (a) 本発明に係る他の光記録媒体の製造方法に用いる 無機誘電体膜成膜室の概略断面図。

(b) 図8 (a) のスパッタリングターゲットの拡大断面図。

【図9】本発明に係るスパッタリングターゲットの他の 実施態様の拡大断面図。

【図10】本発明に係るスパッタリングターゲットの更に他の実施館様の拡大断面図。

【図11】スパッタリングターゲット及びパッキングプレートのサイズに関する説明図。

【図12】本発明の実施例1、2及び比較例1、2の異常放電の発生頻度を示すグラフ。

【図13】本発明の実施例3~9の異常放電発生頻度を 示すグラフ。

【図14】本発明の実施例1の説明図。

【符号の説明】

11 基板投入室

12 脱気室

13、15 無機誘電体膜の成膜室

) 14 光磁気記録膜の成膜室

16 基板取出室

17 基板ホルダー

21 光記録媒体用基板

22 記錄層

23 第1の無機誘電体膜

24 光磁気記録膜

25 第2の無機誘電体膜

26 樹脂保護層

31 チャンパー

30 32 パッキングプレート

33 ターゲット

34 永久磁石

35 直流電源

36 レコーダー

37 真空ポンプ

51 Si原子

61 空隙

81、91、92、101、102 稜角部

82、90 面取りによって形成された面

100 パッキングプレート

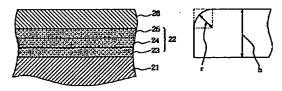
103 ターゲット

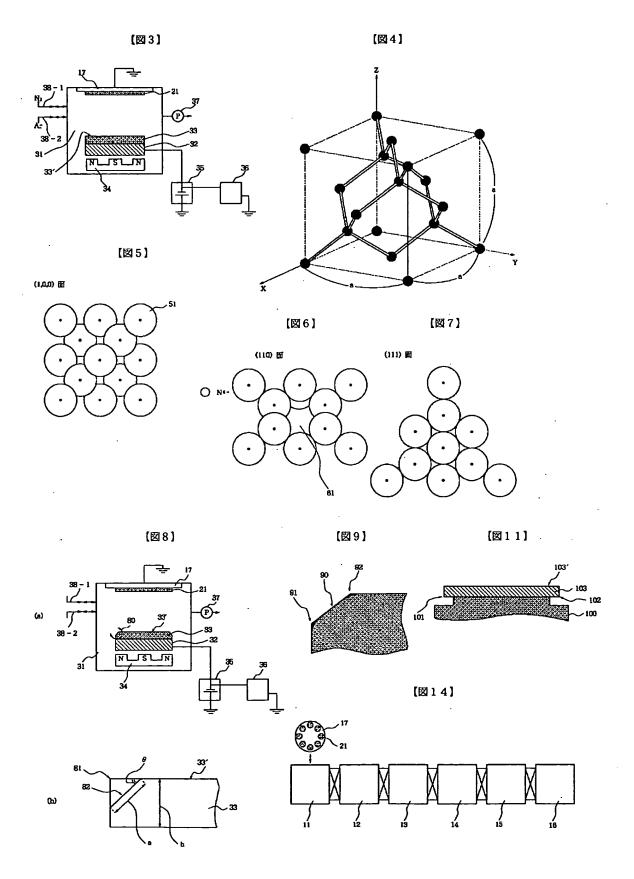
[図1]

11 12 13 14 15 18

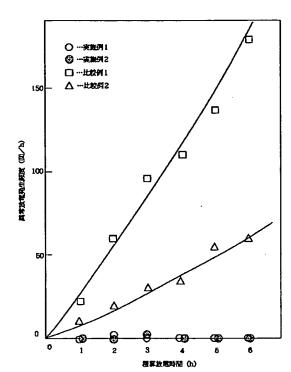
[図2]

【図10】









[図13]

